

Ingénieur R&D – IP and SoC Design – HW Security

Lieu: Montpellier, France

Formation: Ingénieur (Bac+5, Universités ou Ecoles d'ingénieur)

Expérience: 2 à 5 ans en conception de circuits intégrés

Date de l'offre: Avril 2019

Contexte

Algodone propose une plateforme de services à base de logiciels et de blocs matériels pour la gestion des droits numériques dans le domaine des circuits intégrés.

Mission

Vous travaillerez dans l'organisation de R&D sur les tâches liées à la spécification, à la conception et au développement de produits numériques sur des technologies FPGA et ASIC.

Vous participerez à des projets clients et à des programmes collaboratifs pour définir et implémenter de nouvelles architectures matérielles, en développant et en intégrant des briques technologiques dans le domaine de la sécurité : cryptographie, identification, contre-mesure.

Vous supporterez la force de vente et faciliterez l'adoption de nos produits par le support technique.

Votre curiosité, votre implication et votre rigueur sont indispensables dans ce type de travail pour analyser et concevoir de nouvelles solutions techniques innovantes à forte valeur ajoutée.

Compétences techniques

Vous avez fait preuve d'excellence dans la conception de circuits intégrés numériques et vous maîtrisez :

- Les architectures des SoC (System on Chip)
- Les méthodologies et flots de conception ASIC et FPGA
- Les règles de "Design For Reuse "

Vous avez de fortes connaissances en:

- Langages HDL et Vérification: VHDL, Verilog, SystemVerilog
- Outils Front End: modélisation, vérification fonctionnelle, synthèse, DFT, vérification formelle
- Outils Back End: placement routage, DFM

Vous êtes expérimenté en:

- Sécurité matériels et logiciels
- Programmation des systèmes embarqués

Communication

Vous maîtrisez l'anglais technique et possédez de bonnes aptitudes en communication orale et écrite.