

## **Ingénieur R&D – IP and SoC Design**

Lieu: Montpellier, France

Formation: Ingénieur (Bac+5, Universités ou Ecoles d'ingénieur)

Expérience: 1 à 2 ans en conception de circuits intégrés

Date de l'offre: Avril 2019

### **Contexte**

Algodone propose une plateforme de services à base de logiciels et de blocs matériels pour la gestion des droits numériques dans le domaine des circuits intégrés.

### **Mission**

Vous participez dans l'équipe R&D au développement de nos produits matériels, en particulier à la création de composants de cryptographie et de génération de signatures, pour circuits de type FPGA et ASIC.

Votre curiosité, votre implication et votre rigueur sont indispensables dans ce type de travail pour analyser et concevoir de nouvelles solutions techniques innovantes à forte valeur ajoutée.

### **Compétences techniques**

Vous avez une première expérience dans la conception de circuits intégrés (numériques et/ou analogiques) et vous comprenez :

- Les méthodologies et flots de conception FPGA et ASIC
- Les règles de "Design For Reuse "

Vous avez de bonnes connaissances en:

- Langages HDL et Vérification: VHDL, Verilog, SystemVerilog
- Outils Front End: modélisation, vérification fonctionnelle, synthèse, DFT, vérification formelle
- Outils Back End: placement routage, DFM

### **Communication**

Vous maîtrisez l'anglais technique et possédez de bonnes aptitudes en communication orale et écrite.